

Il frame è suddiviso in quattro blocchi:

- il primo apre la trama e consiste di una parola di sincronizzazione, un overhead e 12 sottoblocchi di payload
- ogni sottoblocco di payload consiste di: **$i + n \cdot 8$ bit** ($i = 0 \dots 7$; $n = 3 \dots 36$) a seconda del numero di canali B (n) e bit di tipo Z (i : bit di controllo) che vengono trasmessi
- i tre gruppi successivi sono costituiti da 10 bit di overhead e 12 sottoblocchi di payload come appena sopra descritti
- per $i = 1$ ed $n = 36$ si ha la compatibilità con il frame HDSL (ETSI TS 101 135)

In totale ogni frame contiene 14 bit di sincronismo, 32 bit di overhead e da 1152 a 13872 bit di payload.

Quindi la frame è composta in canali da 64 Kbps (n) per il trasferimento delle informazioni utente e da blocchi di controllo (i) di 8 Kbps; la relazione matematica che esprime la velocità è **$n \cdot 64 + i \cdot 8$** .

La velocità di linea va da un minimo di 192 Kbps con solo 3 canali numerici da 64 Kbps e nessun canale di controllo, fino ad un massimo di 2312 Kbps con l'attivazione di tutti i canali di traffico e di un solo canale di controllo; tra questi estremi ci sono diverse configurazioni intermedie.

Per $n = 36$, il valore di i può essere solo 0 or 1.

$$V_{MAX} (i = 1 ; n = 36) = 2304 \text{ Kbps} + 8 \text{ Kbps} = 2312 \text{ Kbps}$$

$$V_{MIN} (i = 0 ; n = 3) = 192 \text{ Kbps}$$

